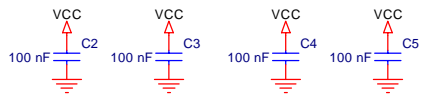


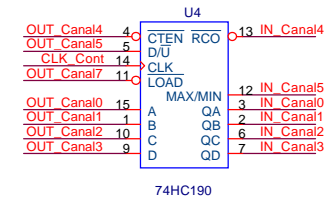
CONECTOR DB25 MACHO
Puerto Paralelo (Modo EPP)



Canales de Entrada
Analizador Lógico

Canales de Salida
Generador de Patrones

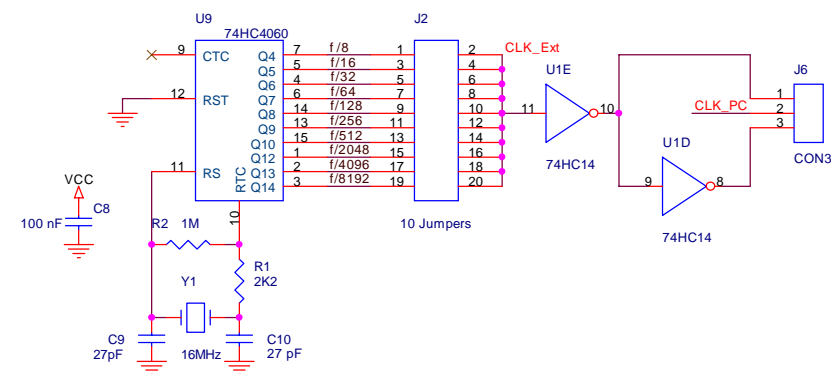
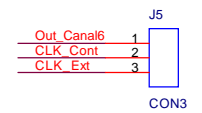
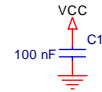
Diseño GdR. EPS-UAM



Zócalo para pruebas.

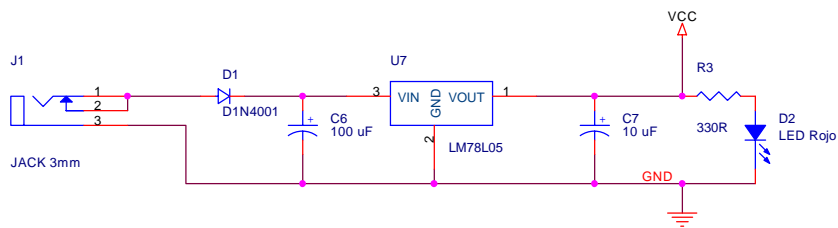
Poner:

74HC190: Contador UP/DOWN Decimal ó
74HC191: Contador UP/DOWN Binario

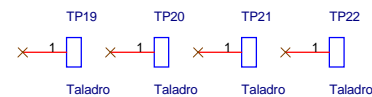


GENERADOR DE RELOJ EXTERNO

U9 genera una señal de frecuencia f igual a la del cristal Y1.
Esta señal es dividida por $2^3(Q4)$, $2^4(Q5)$, ...
La señal de salida deseada (CLK_Ext) se obtiene colocando el jumper correspondiente en J2 (¡poner solo un jumper!)
A través de J6 se selecciona la fase del reloj.



Fuente de Alimentación Regulada, 5 voltios



Title		
Analizador Logico y Generador de Patrones de 8 canales		
Size	Document Number	Rev
B	Escuela Politecnica Superior- UAM. GdR	1.0
Date:	Friday, November 14, 2003	Sheet 1 of 1